⑲ 日本国特許庁(JP)

⑪特許出願公開

母 公 開 特 許 公 報 (A) 昭63 - 30077

⑤Int.Cl.⁴

識別記号

厅内整理番号

每公開 昭和63年(1988)2月8日

H 04 N 7/01

8523-5C

審査請求 未請求 発明の数 1 (全5頁)

😡発明の名称 画像信号変換装置

②特 願 昭61-173434

20出 願 昭61(1986)7月23日

⑫発 明 者 石 川

尚 神奈川県川崎市高津区下野毛770番地 キヤノン株式会社

玉川事業所内

⑪出 願 人 キャノン株式会社

東京都大田区下丸子3丁目30番2号

邳代 理 人 弁理士 田中 常雄

明細書

1. 発明の名称

画像信号変換装置

2. 特許請求の範囲

画像信号に補間信号を挿入して高精細な、別フィールドの信号を横装置であって第1の補間信号を形成する第1の補間信号を形成する第1の補間信号を形成する第2の補間信号を形成する第2の補間信号を形成する第2の補間信号を発生するルレーム 動き信号を発生するルレーム 以 備 関 動き検出し、、 安持すると 保持手記記 保持 前 の動き検出し、 保持 で の動き検出しる とな 保持 で の 動き に とい の 動き 信号 に し い の 動き に の 対 き 信号 第1及び第2の 補 間 信号 を 選択することを 特 徹 と する 関 信号 変換装置。

3. 発明の詳細な説明

(産業上の利用分野)

本発明は、テレビジョン信号等の画像信号のイ ンタレース走査をノンインタレース走査に変換す る装置に関する。

〔従来の技術〕

現行のNTSC等のインタレース方式の映像信号から高精細画像を得る方法として、1フィールドの走査線を例えば2倍にするノンインタレース方式が提案されている。

著しい画質劣化が生じることがある。

この画質劣化を第6図及び第7図を参照して説 明する。第6図の(1)~(6)は第7図の(1)~(6)に対応 する。第6図及び第7図で、斜線部はフィールド 内補間の選択を示している。今、フィールドエー 1で(2)の位置に静止していた太線で示される物体 画像が、フィールドiで③から①へ移動し、フィ ールドi+1で4)の位置に静止したとする。この とき、前後フィールドの差信号により動き検出を 行ったとすると、第6図のフィールドiの①、③ で示される領域では、第7図の①、③のフレーム 差分に有意差が生じるためフィールド内補間が選 択されるが、②のフレーム差分には有意差が生じ ないので、動き領域であるにも関わらずフィール ド間補間信号が選択され、第6図の②の領域には 前フィールドの背景画像にあたる信号が補間され て二重像妨害が発生する。

この対策として、第8図に示すように、隣接するフィールドのフレーム間差信号の何れかに有意 差が生じた場合を動きと判定する方法が提案され

とを目的とする。

〔問題点を解決するための手段〕

本発明に係る画像信号変換装置は、別フィール ドの信号から補間信号を形成する第1の補間信号を形成する第2の補間信号を形成手段と、フレーム間間 動きを検出し、動き信号を発生するフレーム間動 き検出手段と、少なくとも1フィールド以上前の 動き検出信号を保持する保持手段とを具備し、現 時点のフレーム間動き信号と、前記保持手段による動き信号とから、当該第1及び第2の補間信号を選択する様にいたものである。

(作用)

上記手段により、本発明では、動き判定の結果を遅延させ、動きのあるフィールドを確認しそれに応じてフィールド内及びフィールド間で補間信号を選択し、移動物体画像に追従するボケ画像や二重画像の発生を的確に防止出来る。

〔実 施 例〕

ている。即ち、第9図の②、②'の何れかに有意差が生じた場合を動きと判定するのである。図示例では、②'のフレーム差分に有意差が生じるため、第8図の②の領域は動きと判定され、フィールド内補間が選択され、二重像妨害が除去される。尚、第8図及び第9図で、斜線部はフィールド内補間の選択を示している。

(発明が解決しようとする問題点)

しかしながら、この方法では、第8図に示すように、フィールドi-1及びフィールドi+2は静止しているにも関わらず、広範囲にわたりフィールド内補間信号が選択されてしまう。これは、視覚上では移動物体画像の前後に追従する解像度の低い画像(所謂ボケ画像)として画面に現れ、動画像に不自然さを生じる。特に、移動物体画像の後を追尾するボケ画像は、i+1,i+2の2フィールドにわたるため、目につきやすい。また、背景が高精細な画像である程、劣化も顕著となる。

そこで、本発明は、この移動物体画像に追従す るボケ画像を除去する画像変換装置を提示するこ

以下、図面を参照して、本発明を本発明の一実施例を用いて説明する。

第1図は本発明の第1の実施例のブロック図である。入力端子10に入力した画像信号×1は、フィールド・メモリ12、14により1フレーム分遅延されてセレクタ16と減算器18に供給される。又、フィールド・メモリ12で1フィールド分遅延された信号×2は、ライン・メモリ20、加算器22及び時間圧縮回路24に供給される。ラインの開発22に供給する。加算器22は補間走を線の上下ラインの和をとり、その和は、1/2係数回路25で1/2倍されてフィールド内補間信号×5となってセレクタ16に入力する。

滅算器18は入力信号x:と1フレーム前の信号x:との差をとり、その差信号は、絶対値回路26で絶対値x。となって、比較回路28に入力する。比較回路28はフレーム差分絶対値x。を 閾値Thと比較し、

x。>Thのとき"H"、

x。≦Thのとき"し"

を動き信号S.として補間選択回路30に出力する。補間選択回路30は、二重像妨害や移動物体に追従するボケの原因となる動き信号をキャンセルし、これらの生じない補間選択信号S。をセレクタ16に出力する。セレクタ16は、その補間選択信号S。に従いフィールド間補間信号x。とフィールド内補間信号x。の何れかを選択し、時間圧縮回路24に出力する。時間圧縮回路24は、原信号x2と補間信号x、のそれぞれの時間軸を1/2に圧縮し、順次交互に出力端子32に供給する。

第2図は、補間選択回路30の具体的回路の構成例を示したものである。動き信号S,は1フィールド遅延回路34及び同36によりそれぞれ1フィールド分遅延される。AND回路38は、動き信号S,と、遅延回路34及び同36により2フィールド分(即ち1フレーム分)遅延した信号S。との論理積をとり、OR回路40は、遅延回路34により1フィールド分遅延した信号S。と

いてイの動きの有無を確認する。例えば、ア、イ が共に静止で、ウのみが動きであるとすると、フ レーム差分 a には有意差が現れず、フレーム差分 b にだけ有意差が生じる。他方、イが動きの場合 は、フレーム差分 a . b の両方に有意差が生じる。 即ち、フレーム差分に有意差が生じる場合を正論 理にとると、補間に用いられる前フィールドの信 号の動き M (動きを正論理とする) は、

 $M = a \cdot b$

となる。従って、補間選択信号Sは、二重像防止 のためのフレーム差分 d との論理和により、次式 のようになる。

 $S = a \cdot b + d$

この選択信号に従い補間信号を切り換えることで、 移動物体画像に先行するボケ画像を除去出来る。

また、移動物体画像の後を追従するボケ画像 (第8図のフィールドi+2の斜線部)については、第3図のカの動きを確認することによって、 除去できる。例えば、エ、オが共に静止でカのみ が動きの場合は、フレーム差分 c には有意差が生 AND回路38の出力との論理和をとり、補間選択信号S。を端子42に出力する。移動物体画像に先行するボケ画像(第8図のフィールドi-1の斜線部)は、AND回路38により除去され、二重像妨害(第6図のフィールドiの②の領域)は、OR回路40により除去される。

次に、移動物体画像に先行するボケ画像のAN関する。第3図に示すように、フィールドiー3.iー1.i+1の画面上同一位置に対応するる信号をれぞれア、イ、の画をそれぞれでは、オールにする。フレームを分して動きが発生しば、イルはよいなのが、は有意差が現れる。例えば、イが静間のよりにはある。できるが、フィールドはのかからないですが、カームを分にはある。が発生しば、イが静間のよりにないですが、カールドはのが、カールドウにないが、大画像になる。

そこで第2図の回路では、フレーム差分aを用

じないが、オが動きの場合にはフレーム差分 c, d の両方に有意差が生じる。そこで、補間選択信号 S'を次式のようにすればよい。

 $S' = a \cdot b + d \cdot \overline{c}$

これを実現する補間選択回路を第4図に示す。

第4図において、動き信号S、は1フィールド 遅延回路50、52、54により順次1フィール ド分ずつ遅延されて、それぞれ信号Sz、Sz、 S。となる。これらの動き信号S、Sz、Sz 、S。は、それぞれ第3図のb、d、a、cに対 応する。56がNOT回路、58、60がAND 回路、62がOR回路であり、OR回路62が端 子42に上式のS、即ち補間選択信号S。を出 力する。

第5図は、動き信号SIに応じてフィールド間補間信号を適宜に切り換える本発明の第2実施例を示す。第1図と同じ部材には同じ符号を付した。以下、第1図とは異なる部分について説明する。加算器70は、入力信号x、と1フレーム前の映像信号xxとの和をとり、その結果は、1/2係

特開昭 63-30077(4)

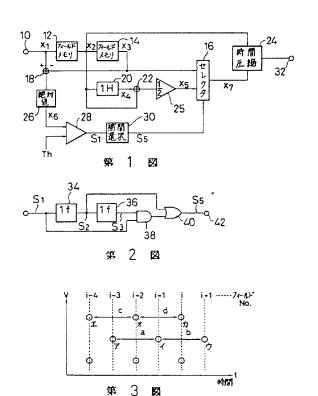
(発明の効果)

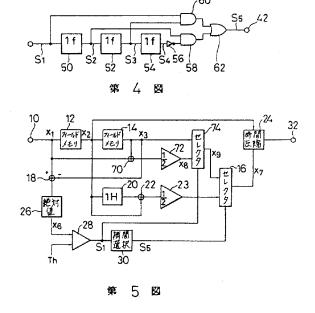
以上説明したように、本発明により、二重像妨害や、移動物体画像に追従する垂直解像度の低い画像(ボケ画像)を除去し、画質劣化のないノンィンタレース画像を得ることができる画像変換装置を提示することができる。

4. 図面の簡単な説明

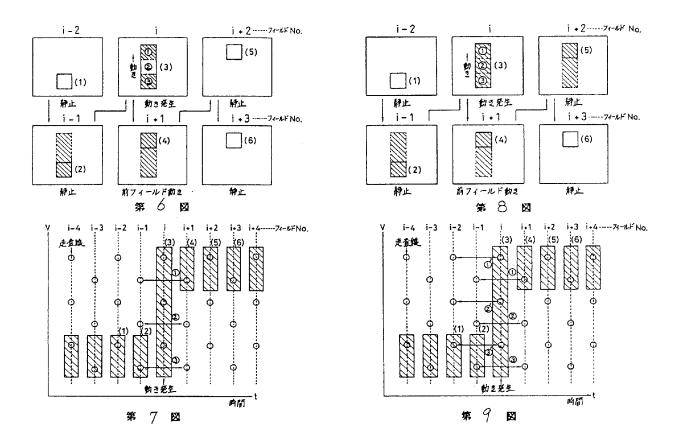
第1図は、本発明の第1の実施例のブロック図、第2図は、第1図の補間選択回路30の詳細な回路例を示す図、第3図は本発明における物体画像の動きと補間信号の選択との関連を説明するための図、第4図は、補間選択回路30の別の回路例を示す図、第5図は、本発明の第2の実施例の回路図である。第6図、第7図、第8図、第9図は、従来装置による補間信号の効果を説明する図である。

1 0 ······ 入力端子 1 2 · 1 4 ····フィールド・メモリ 1 6 ····・セレクタ 1 8 ····・加算器 2 0 ···・遅延器 2 2 ····・加算器 2 5 ····・ 担対値回路 2 8 ···・比較回路 3 0 ···・補間選択回路 3 2 ···・・出力端子 3 4 · 3 6 ···・・遅延器 3 8 ···・ A N D回路 4 0 ···・ O R 回路 4 2 ···・・出力端子 5 0 · 5 2 · 5 4 ···・ 遅延器 5 6 ···· N O T 回路 5 8 · 6 0 ···· A N D回路 6 2 ···・ O R 回路





特開昭63-30077(5)



Also published as:

] JP2770300 (B2)

PICTURE SIGNAL CONVERTER

Publication number: JP63030077 (A)

Publication date: 1988-02-08

Inventor(s): ISHIKAWA TAKASHI

Applicant(s): CANON KK

Classification:

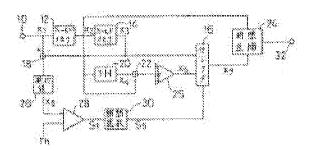
- international: *H04N7/01*; H04N7/01; (IPC1-7): H04N7/01

- European:

Application number: JP19860173434 19860723 **Priority number(s):** JP19860173434 19860723

Abstract of JP 63030077 (A)

PURPOSE:To contrive to prevent the occurrence of a fogged picture or a duplicated picture in following to a mobileobject picture by retarding the result of dicriminating movement, confirming a moving field and selectlug an interpolation signal within the field or between fields accordingly. CONSTITUTION:An picture signal x1 is retarded by field memories 12, 14 by one frame and the result is fed to a selector 16 and a subtractor 18. Furthermore, a signal x2 delayed from the signal x1 by one field is fed to a line memory 20, an adder 22 and a time compression circuit 24. The adder 22 sums upper and lower lines of interpolation scanning lines, and the sum is fed to a 1/2 coefficient circuit 25, from which an in-field interpolation signal x5 is inputted to the selector 16.; The subtractor 18 takes difference between the input x1 and a signal x3 before one frame, and the result is given to an absolute value circuit 26, from which an absolute value x6 is inputted to a comaprator circuit 28. The comaprator circuit 28 compares a frame difference absolute value x6 with a threshold value Th and gives an output to an interpolation selection circuit 30 as a movement signal S1. An interpolation selection signal S5 cancelling the movement signal being a cause to a fog is outputted to the selector 16, either signal x3 or the signal x5 is selected, the time compression circuit 24 compresses the time axis of the original signal x2 and an interpolation signal x7 by 1/2 and gives an output alternately and sequentially.



Data supplied from the **esp@cenet** database — Worldwide